


[정오표] 반도체 특강 : 소자편

Last update : 2022-12-15

장	페이지/위치정보	쇄	수정 전	수정 후
34	p.399 / [그림 34-11]	1	 <p>그림 34-11 GIDL : $V_D \gg V_G$</p>	<ul style="list-style-type: none"> - 기존의 게이트 전류 글자와 화살표 삭제 - 결핍 영역과 오버래핑 영역을 좀더 명확하게 나타냄 